

L'état initial de la mémoire et la série d'instructions à appliquer sont à l'adresse suivante :
http://jberger.org/inf4170/material/ancien_TP_cache.pdf

Direct-mapped cache

Type de cache : direct-mapped cache

Taille d'un bloc : 1 mot

Nombre de blocs dans le cache : 4

Algorithme d'écriture : write-through

État initial du cache :

<u>Index</u>	<u>Validité</u>	<u>Étiquette</u>	<u>Mot</u>
00	0	0x0000000	0x00000000
01	0	0x0000000	0x00000000
10	0	0x0000000	0x00000000
11	0	0x0000000	0x00000000

État final du cache :

<u>Index</u>	<u>Validité</u>	<u>Étiquette</u>	<u>Mot</u>
00	1	0x1144880	0x11111111
01	1	0x4444444	0x44444444
10	1	0x0909090	0x00000000
11	1	0xAACCEED	0xAADD0000

État final de la mémoire :

0x348EEF54 => 0xFFFFFFFF1

0x8761230C => 0x0003FFFF

0x8883090C => 0x0010FFFF

0xAACCEEDC => 0xAADD0000

0xFF90ACC8 => 0x99887766